

# PROJEKTLABOR

---

## LCD Ansteuerung

---

# Start Download - PDF Now

Convert Any File to a PDF. Get the Free From Doc to Pdf Extension!

FromDocToPDF

**DOWNLOAD**

# Contents

<b>1</b>	<b>LCD</b>	<b>3</b>
<b>2</b>	<b>Hardware des Displays</b>	<b>3</b>
2.1	Hardware . . . . .	3
2.2	Verbindung . . . . .	4
<b>3</b>	<b>Softwareansteuerung</b>	<b>6</b>
<b>4</b>	<b>Quellen</b>	<b>10</b>



# 1 LCD

LCD steht für liquid crystal display, was im Deutschen der Flüssigkristallbildschirm ist, dessen Flüssigkristallmoleküle, bei angelegter Spannung die Polarisationsrichtung des Lichts ändern. Die Flüssigkristallmoleküle sind so zwischen Zwei Elektroden und Polarisationsfiltern angeordnet, dass das LCD transparent erscheint. Durch das Anlegen einer Spannung kann für einzelne Pixel diese Ordnung gestört werden, wodurch sie dunkel bleiben und dadurch Zeichen dargestellt werden können.

Die Vorteile von LCDs sind die geringere Leistungsaufnahme, ein geringeres Magnetfeld und dass keine Röntgenstrahlung abgestrahlt wird. Hinzu haben sie ein flimmer- und verzerrungsfreies Bild und ein geringeres Gewicht. Nachteile sind der eingeschränkte Bereich der Betrachtungsrichtung mit konstantem Kontrast und bei der Produktion entstandene Pixelfehler. Anwendung finden LCDs in Digitaluhren, Taschenrechner, Mobiltelefonen und Notebooks, eben dort wo ein geringer Energieverbrauch vonnöten ist.

## 2 Hardware des Displays

### 2.1 Hardware

LCDs, die als Controllerchip den HD44780 verwenden, sind einzeilig, zweizeilig oder vierzeilig mit je acht bis vierzig Zeichen pro Zeile zu haben. Die Zeichen werden je mit einer 5x8 (bzw 5x10) Matrix dargestellt. Der HD44780 hat einen 80 Zeilen langen Textpuffer(DDRAM) ein paralleles Interface und einen LCD Treiber mit 16 Punkt-Zeilenleitungen und 40 Punkt-Spaltenleitungen. Die Displaypositionen(für unterschiedliche Displays) werden den Adressen des DDRAM wie in Figur1 zugeordnet. In einem weiteren Speicher, dem Character Generator RAM (CGRAM) können selbst definierte Zeichen (in Form 5x8 bzw 5x10 Punktmatrix) abgelegt werden.



Adressen der Displaypositionen im Textpuffer(hexadezimal, ohne Shift)

Displaytyp	1. Zeile	2. Zeile	3. Zeile	4. Zeile	Bemerkung
1x8	00-07	-	-	-	
1x16	00-0F	-	-	-	echtes einzelzeiliges Display mit Displaytreiber
1x16 (8+8)	00-07	-	-	-	linke Hälfte
	40-47	-	-	-	rechte Hälfte
1x20	00-13	-	-	-	
1x40	00-27	-	-	-	
2x8	00-07	40-47	-	-	
2x12	00-0B	40-4B	-	-	
2x16	00-0F	40-4F	-	-	
2x20	00-13	40-53	-	-	
2x24	00-17	40-57	-	-	
2x40	00-27	40-67	-	-	
4x16	00-0F	40-4F	10-1F	50-5F	
4x20	00-13	40-53	14-27	54-67	
4x40	00-27	40-67	-	-	1. Controller
	-	-	00-27	40-67	2. Controller

Figure 1: DDRAM

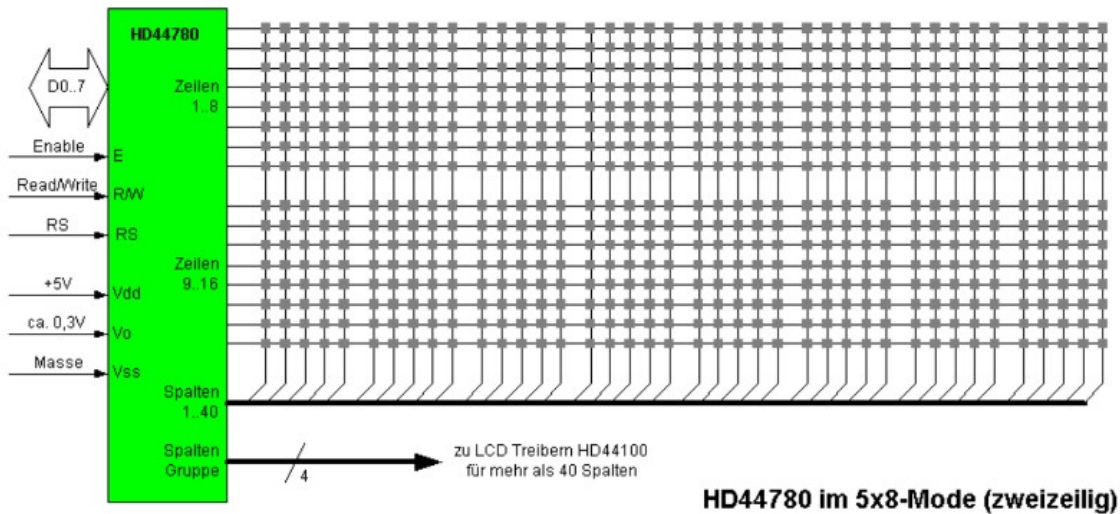


Figure 2: HD44780 im 5x8-Mode(zweizeilig)

## 2.2 Verbindung

### Pins

Die folgende Abbildung zeigt wie die Pins des LCD mit denen des Mikrocontrollers verbunden werden(4-Bit-Modus). Vss liegt auf Masse, Vcc ist an der Versorgungsspannung und über Vee kann der Kontrast des Displays reguliert werden. Dazu wird zwischen Vss und Vcc ein 10kOhmPotentiometer gesetzt mit dem Schleifer an Vee. Bei einer geringeren Betriebsspannung kann an Vee auch eine negative Spannung bis zu -500mA angelegt werden um den Kontrast des Displays zu erhalten. Dieser Wert sollte aber nicht unterschritten werden, da sonst der Stromfluss zu groß ist und der Controller Schaden nimmt (Bei Hochtemperaturdisplays Kontrastspannung auch -5V). Ohne Hintergrundbeleuchtung liegt





die Stromaufnahme unter 1mA, möglich sind aber Maximalwerte von 5mA.

Pin #-LCD	Bezeichnung-LCD	Pin- $\mu$ C
1	Vss	GND
2	Vcc	5V
3	Vee	GND oder Poti (siehe oben)
4	RS	PD4 am AVR
5	RW	GND
6	E	PD5 am AVR
7	DB0	offen (unbenutzt)
8	DB1	
9	DB2	
10	DB3	
11	DB4	PD0 am AVR
12	DB5	PD1 am AVR
13	DB6	PD2 am AVR
14	DB7	PD3 am AVR

Figure 3: Pinbelegung

### Ansteuerung

Über die drei Leitungen RS, RW und E (bzw. EN) wird die Datenübertragung gesteuert. Die Übertragung der Daten geschieht über die Pins DB0-DB7. Dies kann in Form des 8-Bit-Modus oder des 4-Bit-Modus umgesetzt werden. Beim 8-Bit-Modus werden bei jedem Zugriff die 8Bit übertragen, wohingegen beim 4-Bit-Modus zweimal zugegriffen werden muss für die Übertragung von 8Bit, was vier Pins am Mikrocontroller spart. Hierbei werden mittels DB4-DB7 zuerst die vier höherwertigen Bits und nachfolgend die niederwertigeren übertragen. Die Pins DB0-DB3 werden mit Masse verbunden. Mit RS (RegisterSelect) wird angegeben, ob das an den Datenleitungen anliegende Signal als Befehl behandelt oder auf dem Display ausgegeben werden soll. Ist RS Low, handelt es sich um einen Befehl, bei High um die Displayausgabe. RW (Read/Write) ist High wenn gelesen und Low wenn geschrieben werden soll. E (Enable) gibt dem LCD zu erkennen, dass die Signale von den Datenleitungen übernommen werden können. Zwei weitere Pins (PIN 15-16) können für eine Hintergrundbeleuchtung des Displays genutzt werden.

Für das Ausführen von Befehlen braucht das LCD ein paar Mikrosekunden, somit sollte zwischen den Befehlen etwas abgewartet werden. Die benötigte Zeit schwankt von Lcd zu Lcd, daher kann anstatt anzuwarten auch das Busy-Flag abgefragt werden, welches an DB7 liegt und High ist, solange das LCD beschäftigt ist. Zum Abfragen des Busy-Flags wird RW auf High und RS auf Low gesetzt. Falls das Busy Flag nicht benötigt und einfach abgewartet wird zwischen den



Befehlen, kann RW auch mit Masse verbunden werden, wenn nicht vom Display gelesen werden soll. Dies spart einen weiteren Pin am Mikrocontroller. Die Pins des LCDs müssen am selben Port des Mikrocontrollers angeschlossen sein, mit aufeinanderfolgenden Datenpins.

### 3 Softwareansteuerung

Beim Anlegen der Betriebsspannung wird das Display initialisiert. Figur 4 zeigt wie die Zustände des Displays zum Beispiel im 4Bit Modus gesetzt werden.

Power On										
mindestens 15 ms warten										auf das Ende des internen Reset warten
RS	R/W	D7	D6	D5	D4	D3	D2	D1	D0	Interface auf 8-Bit setzen
0	0	0	0	1	1	-	-	-	-	
mindestens 4,1 ms warten										
RS	R/W	D7	D6	D5	D4	D3	D2	D1	D0	Interface auf 8-Bit setzen
0	0	0	0	1	1	-	-	-	-	
wenigstens 100 µs warten										
RS	R/W	D7	D6	D5	D4	D3	D2	D1	D0	Interface auf 8-Bit setzen
0	0	0	0	1	1	-	-	-	-	
RS	R/W	D7	D6	D5	D4	D3	D2	D1	D0	Interface auf 4-Bit setzen
0	0	0	0	1	0	-	-	-	-	
RS	R/W	D7	D6	D5	D4	D3	D2	D1	D0	2-zeilig, 5x8-Punkt-Matrix
0	0	0	0	1	0					
0	0	N(1)	F(0)	-	-					Display aus
0	0	0	0	0	0					Display löschen
0	0	1	0	0	0					Display löschen
0	0	0	0	0	0					Display löschen
0	0	0	0	0	1					Display löschen
0	0	0	0	0	0					Kursor nach rechts wandern, kein Display shif
0	0	0	1	I/D(1)	S(0)					Kursor nach rechts wandern, kein Display shif
0	0	0	0	0	0					Display ein
0	0	1	1	0	0					Display ein
fertig										

Figure 4: 4-Bit-Modus

